## 日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2000年12月 1日

出願番号 Application Number:

特願2000-366796

出 願 人 Applicant(s):

新光電気工業株式会社

2001年10月26日

特許庁長官 Commissioner, Japan Patent Office 及川耕



【書類名】

特許願

【整理番号】

P0062335

【提出日】

平成12年12月 1日

【あて先】

特許庁長官

【国際特許分類】

H05K 3/46

【発明の名称】

配線基板の製造方法

【請求項の数】

7

【発明者】

【住所又は居所】

長野県長野市大字栗田字舎利田711番地 新光電気工

業株式会社内

【氏名】

飯島 隆宏

【発明者】

【住所又は居所】

長野県長野市大字栗田字舎利田711番地 新光電気工

業株式会社内

【氏名】

六川 昭雄

【発明者】

【住所又は居所】

長野県長野市大字栗田字舎利田711番地 新光電気工

業株式会社内

【氏名】

堀川 泰愛

【特許出願人】

【識別番号】

000190688

【氏名又は名称】

新光電気工業株式会社

【代理人】

【識別番号】

100077621

【弁理士】

【氏名又は名称】

綿貫 隆夫

【選任した代理人】

【識別番号】

100092819

【弁理士】

【氏名又は名称】 堀米 和春

【手数料の表示】

【予納台帳番号】 006725

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】

9702296

【プルーフの要否】

要

【書類名】 明細書

【発明の名称】 配線基板の製造方法

### 【特許請求の範囲】

【請求項1】 樹脂を基材とする基板の一面側に形成された配線パターンが、前記基板を貫通するヴィアによって基板の他面側に形成された配線パターン又は端子用パッドに電気的に接続される配線基板を製造する際に、

該配線パターンを形成する配線パターン用溝と前記ヴィアを形成するヴィア用 貫通孔とを具備する樹脂板を、プレス加工又は射出成形によって形成した後、

前記配線パターン用溝及びヴィア用貫通孔の内壁面を含む樹脂板の全面に金属 膜を形成し、

次いで、前記金属膜を給電層として電解めっきを施し、前記配線パターン用溝 及びヴィア用貫通孔にめっき金属を充填して成る金属層を形成した後、

前記配線パターン用溝及びヴィア用貫通孔の内壁面を除く樹脂板面に被着した 金属層を除去し、前記樹脂板の表面と同一面に前記配線パターン及びヴィアの表 面を露出することを特徴とする配線基板の製造方法。

- 【請求項2】 配線基板の一面側に、外部接続端子を装着する端子用パッドを形成する請求項1記載の配線基板の製造方法。
- 【請求項3】 請求項1で得た配線基板をコア基板に用い、前記コア基板の 両面側に配線パターンを樹脂層を介して多層に形成することを特徴とする配線基 板の製造方法。
- 【請求項4】 コア基板の両面側に、配線パターンを形成する配線パターン 用溝と前記ヴィアを形成するヴィア用凹部とを具備する樹脂層を、プレス加工又 は射出成形によって形成した後、

前記配線パターン用溝及びヴィア用凹部の内壁面を含む樹脂層の全面に金属膜 を形成し、

次いで、前記金属膜を給電層として電解めっきを施し、前記配線パターン用溝 及びヴィア用凹部にめっき金属を充填して成る金属層を形成した後、

前記配線パターン用溝及びヴィア用凹部の内壁面を除く樹脂層面に被着した金属層を除去し、前記樹脂層の表面と同一面に前記配線パターン及びヴィアの表面

を露出する請求項3記載の配線基板の製造方法。

【請求項5】 配線基板の一面側に、外部接続端子を装着する端子用パッドを形成する請求項3~4のいずれか一項記載の配線基板の製造方法。

【請求項6】 樹脂を基材とする基板の一面側に形成された配線パターンが、前記基板を貫通するヴィアによって基板の他面側に形成された配線パターン又は外部接続端子に電気的に接続され、且つ前記基板の他面側に外部接続端子が突出して形成される配線基板を製造する際に、

該配線パターンを形成する配線パターン用溝、前記ヴィアを形成するヴィア用 貫通孔及び前記外部接続端子を形成する突出部を具備する樹脂板を形成した後、

前記配線パターン用溝及びヴィア用貫通孔の内壁面、及び前記突出部の外壁面 を含む樹脂板の全面に金属膜を形成し、

次いで、前記金属膜を給電層として電解めっきを施し、前記配線パターン用溝 及びヴィア用貫通孔にめっき金属を充填して成る金属層を形成した後、

前記配線パターン用溝及びヴィア用貫通孔の内壁面、及び前記突出部の外壁面を除く樹脂板面に被着した金属層を、前記突出部の外壁面に被着した金属層と前記ヴィアとが電気的に接続された状態に除去し、前記樹脂板の一面側の表面と同一面に前記配線パターン及びヴィアの表面を露出することを特徴とする配線基板の製造方法。

【請求項7】 樹脂板を、プレス加工又は射出成形によって形成する請求項6 記載の配線基板の製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は配線基板の製造方法に関し、更に詳細には樹脂を基材とする基板の一面側に形成された配線パターンが、前記基板を貫通するヴィアによって基板の他面側に形成された配線パターン等に電気的に接続される配線基板に関する。

[0002]

【従来の技術】

半導体素子等が搭載される配線基板の製造方法には、いわゆるダマシン法と称

される方法がある。

かかるダマシン法の一例を図10(a)~図10(e)に示す。図10(a)は、配線パターン140aを形成した配線基板100の断面図を示す。配線基板100は樹脂を基材とする。配線パターン140aは両面に銅箔を被着した樹脂板の表面に感光性レジストを塗布し、配線パターン140aを形成するパターンに従って露光、現像してレジストパターンを形成し、レジストパターンをマスクとして銅箔が露出する部位をエッチングにより除去して形成することができる。

#### [0003]

かかる配線基板100の両面に形成した配線パターン140aは、スルーホール120によって電気的に接続されている。このスルーホール120は、配線基板100にドリル等で貫通孔を形成した後、貫通孔の内壁面に銅等の無電解めっきを施して金属薄膜を形成した後、この金属薄膜を給電層として電解めっきを施して貫通孔の内壁面に導体層を形成することによって形成できる。

更に、図10(a)に示す配線基板100の両面には、図10(b) に示す様に、ポリイミド系樹脂又はエポキシ系樹脂等の樹脂をコーティングして樹脂層16 0a,160aを形成する。

この樹脂層160a,160aには、図10(c)に示す様に、CO2レーザ又はエキシマレーザ等によるレーザ光を照射し、ヴィア用凹部130と配線パターンを形成するための配線パターン用溝132とを形成する。

## [0004]

この様に、樹脂層160a,160aにヴィア用凹部130と配線パターン用溝132とが形成された配線基板100には、図10(d)に示す様に、ヴィア用凹部130及び配線パターン用溝132の内壁面、及び樹脂層160aの表面に、銅等の無電解めっきによって金属薄膜を形成した後、金属薄膜を給電層として電解めっきを施し、ヴィア用凹部130と配線パターン用溝132とにめっき金属134を充填する。その際に、樹脂層160aの表面もめっき金属34によって被覆される。

このため、樹脂層160aの表面を被覆しているめっき金属134を研磨して除去し、図10(e)に示す様に、樹脂層160aの表面を露出する。かかる研

磨によって、ヴィア用凹部130にめっき金属134が充填されて形成されたヴィア120と配線パターン用溝132に充填されためっき金属134とから成る配線パターン150aが、樹脂層160aの表面と同一面に露出し、樹脂層160aの表面に配線パターン150aが形成される。

[0005]

## 【発明が解決しようとする課題】

かかるダマシン法によれば、従来のサブトラクティブ法やセミアディティブ法 によって形成された配線基板に比較して微細で高密度な配線パターンを形成でき る。

しかしながら、配線基板100の両面の各々に形成された配線パターン等は、 ドリル等で形成した貫通孔の内壁面を利用して形成したスルーホール120によって電気的に接続されている。かかる配線パターンとスルーホール120とは別工程で形成されているため、配線基板100の製造コストの低コスト化には限界が存在する。

また、樹脂層160a, 160aに形成するヴィア用凹部130及び配線パターン用溝132は、CO2レーザ又はエキシマレーザ等によるレーザ光を照射して形成するため、レーザ光照射のための設備を必要とする。更に、ヴィア用凹部130と配線パターン用溝132とは、その深さを異にするため、レーザ光の強さ及び照射時間等を微妙にコントロールすることを要する。このため、得られた配線基板の製造コストが高価となる。

そこで、本発明の課題は、めっき金属を充填するヴィア用凹部等を容易に形成でき、配線基板の製造コストの低コスト化を図ることのできる配線基板の製造方法を提供することにある。

[0006]

## 【課題を解決するための手段】

本発明者等は、前記課題を解決すべく検討を重ねた結果、プレス加工又は射出成形によってヴィア用貫通孔及び配線パターン用溝を形成することによって、ドリル等でヴィア用貫通孔を形成する場合に比較して、配線パターン用溝及びヴィア用貫通孔を同時に容易に形成できることを見出し、本発明に到達した。

すなわち、本発明は、樹脂を基材とする基板の一面側に形成された配線パターンが、前記基板を貫通するヴィアによって基板の他面側に形成された配線パターン又は端子用パッドに電気的に接続される配線基板を製造する際に、該配線パターンを形成する配線パターン用溝と前記ヴィアを形成するヴィア用貫通孔とを具備する樹脂板を、プレス加工又は射出成形によって形成した後、前記配線パターン用溝及びヴィア用貫通孔の内壁面を含む樹脂板の全面に金属膜を形成し、次いで、前記金属膜を給電層として電解めっきを施し、前記配線パターン用溝及びヴィア用貫通孔にめっき金属を充填して成る金属層を形成した後、前記配線パターン用溝及びヴィア用貫通孔の内壁面を除く樹脂板面に被着した金属層を除去し、前記樹脂板の表面と同一面に前記配線パターン及びヴィアの表面を露出することを特徴とする配線基板の製造方法にある。

#### [0007]

また、本発明は、プレス加工又は射出成形によって所定の箇所に形成された配線パターン用溝及びヴィア用貫通孔に、めっき金属が充填されて配線パターン及びヴィアが形成された配線基板をコア基板に用い、前記コア基板の両面側に配線パターンを樹脂を介して多層に形成することを特徴とする配線基板の製造方法でもある。

更に、本発明は、樹脂を基材とする基板の一面側に形成された配線パターンが、前記基板を貫通するヴィアによって基板の他面側に形成された配線パターン又は外部接続端子に電気的に接続され、且つ前記基板の他面側に外部接続端子が突出して形成される配線基板を製造する際に、該配線パターンを形成する配線パターン用溝、前記ヴィアを形成するヴィア用貫通孔及び前記外部接続端子を形成する突出部を具備する樹脂板を形成した後、前記配線パターン用溝及びヴィア用貫通孔の内壁面、及び前記突出部の外壁面を含む樹脂板の全面に金属膜を形成し、次いで、前記金属膜を給電層として電解めっきを施し、前記配線パターン用溝及びヴィア用貫通孔にめっき金属を充填して成る金属層を形成した後、前記配線パターン用溝及びヴィア用貫通孔にめっき金属を充填して成る金属層を形成した後、前記配線パターン用溝及びヴィア用貫通孔の内壁面、及び前記突出部の外壁面を除く樹脂板面に被着した金属層を、前記突出部の外壁面に被着した金属層と前記ヴィアとが電気的に接続された状態に除去し、前記樹脂板の一面側の表面と同一面に前記配

線パターン及びヴィアの表面を露出することを特徴とする配線基板の製造方法で もある。

[0008]

かかる本発明において、コア基板の両面側に、配線パターンを形成する配線パターン用溝とヴィアを形成するヴィア用凹部とを具備する樹脂層を、プレス加工又は射出成形によって形成した後、前記配線パターン用溝及びヴィア用凹部の内壁面を含む樹脂層の全面に金属膜を形成し、次いで、前記金属膜を給電層として電解めっきを施し、前記配線パターン用溝及びヴィア用凹部にめっき金属を充填して成る金属を形成した後、前記配線パターン用溝及びヴィア用凹部の内壁面を除く樹脂層面に被着した金属層を除去し、前記樹脂層の表面と同一面に前記ヴィア及び配線パターンの表面を露出することによって、多層に形成する配線パターンを容易に形成できる。

また、配線基板の一面側に、外部接続端子を装着する端子用パッドを形成することによって、得られた配線基板を他の配線基板に実装できる。

[0009]

本発明によれば、プレス加工又は射出成形により配線基板を貫通するヴィア用 貫通孔及び配線パターン用溝を形成することによって、ドリル等でヴィア用貫通 孔を形成する場合に比較して、パターン用溝及びヴィア用貫通孔を同時に形成で きる。

また、予め配線基板の他面側に形成した接続端子用の突出部の外壁面に、めっき金属を被着することによって、外部接続端子を形成できる。このため、配線基板の製造工程において、はんだボール等の外部接続端子の装着工程を省略でき、 配線基板の製造コストの低コスト化を図ることができる。

[0010]

【発明の実施の形態】

本発明に係る配線基板の製造方法の一例を図1に示す。図1は、加工用樹脂板にプレス加工を施して配線基板を製造するものであり、先ず、図1(a)に示す加工用樹脂板10に、図1(b)に示す一対の成形型14a,14bによってプレス加工を施して樹脂板12を形成する。この樹脂板12には、成形型14a,

14 bによって配線パターン用溝16,16・・が形成されている共に、ヴィア 用貫通孔18,18・・が穿設されている。

かかる加工用樹脂板10としては、熱可塑性樹脂又は熱硬化性樹脂から成る加工用樹脂板10を用いることができるが、熱可塑性樹脂から成る加工用樹脂板10の場合は、プレス加工性が良好となる程度に加熱して軟化した加工用樹脂板10を用いることが好ましい。また、熱硬化性樹脂から成る加工用樹脂板10の場合は、プレス加工性が良好となる程度に適度な硬化がなされている加工用樹脂板10を用いることが好ましい。

#### [0011]

プレス加工によって形成された樹脂板12には、図1 (c)に示す様に、その 配線パターン用溝16,16・・及びヴィア用貫通孔18,18・・の内壁面を 含む全面に薄膜状の金属膜20を形成する。かかる金属膜20は、蒸着やスパッ タ等によって形成できるが、無電解めっきによって形成することが好ましく、特 に、銅から成る金属膜20を無電解銅めっきによって形成することが好ましい。

かかる金属膜20によって全面が覆われた樹脂板12には、金属膜20を給電層として電解めっきを施し、図1(d)に示す様に、配線パターン用溝16,16・・及びヴィア用貫通孔18,18・・にめっき金属を充填して金属層22を形成する。この金の金属層22は、配線パターン用溝16やヴィア用貫通孔18が形成されていない樹脂板10の表面にも形成されている。かかる金属層22は、ヴィア用貫通孔18に相当する部分の表面が凹凸面となり易く、且つヴィア用貫通孔18及び配線パターン用溝16にめっき金属を充填して形成したヴィア及び配線パターンを電気的に短絡する。

このため、配線パターン用溝16,16・・及びヴィア用貫通孔18,18・・の内壁面を除く樹脂板12の表面に被着した金属層22を研磨し、図1(e)に示す様に、樹脂板12の表面と同一面にヴィア26,26・・及び配線パターン24,24・・の表面を露出して配線基板30を形成する。

#### [0012]

図1 (e) に示す配線基板30は、樹脂板12の両面に研磨が施されて平坦面 に形成されており、図2に示す様に、半導体素子36を搭載する半導体パッケー ジとすることができる。図2に示す半導体パッケージは、樹脂板12の一面側に 形成された配線パターン24のパッドに、搭載される半導体素子36の電極端子 に接続される接続端子としてのはんだボール34,34・・が装着されていると 共に、樹脂板12の他面側に形成されたパッドに、外部接続端子としてのはんだ ボール32,32・・が装着されている。

尚、樹脂板12の両面の各々には、各パッドに装着されたはんだボールの部分 を除いてソルダレジスト38,38が塗布されている。

#### [0013]

また、図1 (e)に示す配線基板30をコア基板に用い、このコア基板の両面に配線パターンを多層に形成して多層配線基板を製造できる。配線基板30を形成する樹脂板12は、プレス加工によって形成したヴィア用貫通孔18及び配線パターン用溝16に、めっき金属を充填してヴィア26及び配線パターン24を形成したものである。このため、ドリル等でヴィア用貫通孔を形成する場合に比較して、ヴィア用貫通孔18及び配線パターン用溝16を一括して形成でき、複数個のヴィア26が高密度に形成された高密度の多層配線基板を低コストで形成できる。

配線基板30を用いたコア基板の両面に配線パターンを多層に形成するには、 図3に示す様に、従来から知られているビルドアップ法を採用できる。

図3では、配線基板30の一面側に形成する配線パターンの形成手順について 示しており、同時に配線基板30の他面側に形成する配線パターンの形成手順は 、同一内容であるため省略した。

#### [0014]

図3に示すビルドアップ法では、先ず、図3(a)に示す様に、コア基板としての配線基板30の両面の各々に樹脂層40を形成した後、図3(b)に示す様に、樹脂層40にヴィアを形成する個所にCO2レーザ又はエキシマレーザ等によるレーザ光を照射し、ヴィア用凹部42を形成する。このヴィア用凹部42の底面には、パッド面が露出する。

次いで、図3 (c) に示す様に、ヴィア用凹部42の内壁面を含む樹脂層40 の全面に、無電解めっき等によって形成した薄膜状の金属膜を給電層とする電解 めっきを施して所定厚さの金属層44を形成する。この金属層44は、銅から成る金属層44であることが好ましい。

更に、金属層44には、図3(d)に示す様に、パターニングを施して配線パターン46及びヴィア48を形成する。

#### [0015]

その後、配線パターン46及びヴィア48を形成した樹脂層40上に、再度、 樹脂層40を形成し、図3(b)~(d)の工程を繰り返すことによって、図4 に示す多層配線基板を形成できる。

図4に示す多層配線基板も、半導体素子36を搭載する半導体パッケージであり、多層配線基板の一面側に形成された配線パターン46のパッドに、搭載される半導体素子36の電極端子に接続される接続端子としてのはんだボール34、34・・が装着されていると共に、多層配線基板の他面側に形成されたパッドに、外部接続端子としてのはんだボール32、32・・が装着されている。

尚、多層配線基板の両面の各々には、各パッドに装着されたはんだボールの部分を除いてソルダレジスト38,38が塗布されている。

## [0016]

図4に示す多層配線基板は、配線パターン46及びヴィア48を形成した樹脂層40上に、再度、樹脂層40を形成して配線パターン46及びヴィア48を形成するため、多層配線基板を形成する上層の樹脂層40ほど、その表面が凹凸面となり易い。

この点、図5に示す様に、プレス加工によって多層配線基板を形成することによって、多層配線基板を形成する上層の樹脂層40の表面も平坦面とすることができる。この図5でも、配線基板30の一面側に形成する配線パターンの形成手順について示しており、同時に配線基板30の他面側に形成する配線パターンの形成手順は、同一内容であるため省略した。

先ず、図5(a)に示す様に、配線基板30の両面の各々に樹脂層40を形成した後、図5(b)に示す様に、一対の成形型50,50(図5では、成形型50,50の一方のみを示した)によって、ヴィア用凹部42,42・・及び配線パターン用溝16,16・・をプレス加工によって形成する。このヴィア用凹部

42の底面には、樹脂層40を形成する樹脂膜が残留するおそれがあるため、エッチングによってヴィア用凹部42の底面に残留する樹脂膜を除去し、パッド面がヴィア用凹部42の底面に確実に露出させることが好ましい。

[0017]

次いで、図5 (c) に示す様に、ヴィア用凹部42及び配線パターン用溝16 の内壁面を含む樹脂層40の全面に無電解めっき等によって形成した薄膜状の金 属膜52を形成す。

更に、金属膜52を給電層とする電解めっきを施し、図5(d)に示す様に、 ヴィア用凹部42及び配線パターン用溝16にめっき金属を充填し、所定厚さの 金属層54を形成する。この金属層54は、銅から成る金属層54であることが 好ましい。

かかる金属層54は、ヴィア用凹部42や配線パターン用溝16が形成されていない樹脂層40の表面にも形成される。この金属層54は、ヴィア用凹部42 に相当する部分の表面が凹凸面となり易く、且つヴィア用凹部42及び配線パターン用溝16にめっき金属を充填して形成したヴィア及び配線パターンを電気的に短絡する。

このため、配線パターン用溝16,16・・及びヴィア用凹部42,42・・の内壁面を除く樹脂層40の面に被着した金属層52を研磨し、図5(e)に示す様に、樹脂層40の表面と同一面にヴィア56,56・・及び配線パターン24,24・・の表面を露出する。

その後、配線パターン24及びヴィア56を形成した樹脂層40上に、再度、 樹脂層40を形成し、図5(a)~(e)の工程を繰り返すことによって多層配 線基板を形成できる。

[0018]

図1〜図5に示す配線基板30には、配線パターン用溝16,16・・及びヴィア用貫通孔18,18・・をプレス加工によって形成した樹脂板12を用いていたが、射出成形によっても樹脂板12を形成できる。

図6に射出成形による樹脂板12の形成方法を示す。かかる射出成形には、図6(a)に示す様に、配線パターン用溝16を形成する突出部64及びヴィア用

貫通孔18を形成する突出部62が形成された一対の成形型60a,60bを用いる。この一対の成形型60a,60bは、電鋳法等によって形成できる。

次いで、図6(b)に示す様に、一対の成形型60a,60bを型閉じした後、一対の成形型60a,60b内に形成されたキャビティ内に樹脂66を注入する。かかる樹脂66は、一対の成形型60a,60b内の突出部62,64によって形成された狭間隙に流入できる程度に流動性を有するものであれば、熱硬化性樹脂又は熱可塑性樹脂のいずれであってもよい。

但し、熱硬化性樹脂を樹脂66と用いた場合には、キャビティ内に充填した後に加熱して硬化することが必要である。また、熱可塑性樹脂を樹脂66に用いた場合には、加熱溶融した溶融樹脂をキャビティ内に充填した後、冷却して固化することが必要である。

一対の成形型60a,60bのキャビティ内に充填された樹脂66を硬化又は固化した後、成形型60a,60bを型開きすることによって、図1(b)に示す樹脂板12を得ることができる。

その後、図1 (c) ~図1 (e) の工程によって、樹脂板12を配線基板30 とすることができる。

[0019]

かかる射出成形を用い、図7に示す様に、多層配線基板を形成できる。図7では、配線基板30の一面側に形成する配線パターンの形成手順について示しており、同時に配線基板30の他面側に形成する配線パターンの形成手順は、同一内容であるため省略した。

先ず、図7(a)に示す様に、配線基板30の両面の各々に、配線パターン用 溝16を形成する突出部72及びヴィア用凹部42を形成する突出部70が形成 された一対の成形型68,68(図7では、成形型68,68の一方のみを示し た)を用いる。この一対の成形型68,68は、電鋳法等により形成できる。

かかる一対の成形型 6 8, 6 8 を型閉じして形成されたキャビティ 7 4 内に配線基板 3 0 が挿入され、ヴィア用凹部 4 2 を形成する突出部 7 0 の先端面が配線基板 3 0 のパッド面に当接する。

次いで、キャビティ74内に樹脂66を充填し固化することによって、図5(

b) に示す様に、配線基板30の両面の各々に形成した樹脂層40にヴィア用凹部42,42・・及び配線パターン用溝16,16・・を形成できる。

更に、図5 (c) ~図5 (e) と同様の工程によって、樹脂層40にヴィア56,56・・及び回路パターン24,24・・を形成できる。

その後、配線パターン24及びヴィア56が形成された樹脂層40を具備する 配線基板30を、一対の成形型68,68のキャビティ74内に挿入した後、キャビティ74内に樹脂66を充填し硬化又は固化する工程、及び図5(a)~( e)の工程を繰り返すことによって多層配線基板を形成できる。

[0020]

図2に示す配線基板30は、外部接続端子としてのはんだボール32,32・・が配線基板30の他面側に装着されている。このため、配線基板30の製造工程では、はんだボール32,32・・を装着する工程を必要とする。

この点、図8に示す工程で形成される配線基板では、予め外部接続端子用の突 出部が形成されているため、外部接続端子としてのはんだボール32,32・・ を装着する工程を不要とすることができる。

先ず、図8に示す工程では、図8(a)に示す様に、一対のプレス加工用の成形型80a,80bの各々には、配線パターン用溝16を形成する突出部82及びヴィア用貫通孔18を形成する突出部84が形成されている。更に、成形型80bには、外部接続端子用の突出部を形成するための凹部86,86・・が形成されている。

かかる一対のプレス加工用の成形型80a,80bの間に、図1(a)に示す 加工用樹脂板10を挟み込んで型閉じすることによって、配線パターン用溝16 及びヴィア用貫通孔18が形成されている共に、外部接続端子を形成する箇所に 外部接続端子用の突出部88が形成された樹脂板12を形成することができる。

#### [0021]

更に、配線パターン用溝16及びヴィア用貫通孔18の内壁面、及び外部接続端子用の突出部88の外壁面を含む樹脂板12の全面に、無電解めっきによって形成した薄膜状の金属膜を給電層とする電解めっきを施し、図8(b)に示す様に、配線パターン用溝16及びヴィア用貫通孔18の内壁面をめっき金属で充填

する金属層22を形成する。かかる金属層22は、ヴィア用貫通孔18や配線パターン用溝16が形成されていない樹脂板12の表面にも形成される。

このため、図8(c)に示す様に、外部接続端子用の突出部88の外壁面に被着された金属層22と、ヴィア用貫通孔18にめっき金属が充填されて形成されたヴィア26とを電気的に接続した状態で除去し、外部接続端子用の突出部88が形成されていない樹脂板12の一面側にヴィア26及び配線パターン24の表面が樹脂板12の1面側に露出した配線基板30を得ることができる。かかる金属層22の除去は、樹脂板12の一面側の金属層22は研磨によって除去し、樹脂板12の他面側の金属層22は、レジストをパターニング形成して露光、現像した後、エッチングにより除去することが好ましい。

## [0022]

図8(c)に示す配線基板30では、樹脂板12の他面側に、突出部88の外壁面が金属層22によって被覆された外部接続端子90が形成されていると共に、外部接続端子90は配線パターン92によってヴィア26と電気的に接続されている。

このため、図8(c)に示す配線基板30を半導体パッケージとして用いるためには、図9に示す様に、樹脂板12bの一面側に形成された配線パターン24のパッド等に、搭載される半導体素子36の電極端子に接続される接続端子としてのはんだボール34,34・・を装着する。

尚、樹脂板12の両面の各々には、各パッドに装着されたはんだボール34, 34・・及び外部接続端子90,90・・の部分を除いてソルダレジスト38, 38が塗布されている。

### [0023]

図8については、一対のプレス加工用の成形型80a,80bを用いて所定形状の樹脂板12を形成したが、成形型80a,80bを射出成形用の成形型として形成し、両成形型が型閉じして形成されたキャビティ内に溶融樹脂を射出する射出成形によっても、図8(a)に示す所定形状の樹脂板12を形成できる。

かかる射出成形によって形成した樹脂板12に、図8(b)に示す工程と同様に、配線パターン用溝16及びヴィア用貫通孔18の内壁面をめっき金属で充填

する金属層22を形成する。

その後、図8(c)に示す工程と同様に、外部接続端子用の突出部88の外壁面に被着された金属層22と、ヴィア用貫通孔18にめっき金属が充填されて形成されたヴィア26とを電気的に接続した状態で除去し、外部接続端子用の突出部88が形成されていない樹脂板12の一面側にヴィア26及び配線パターン24の表面が樹脂板12の1面側に露出した配線基板30を得ることができる。

[0024]

## 【発明の効果】

本発明によれば、いわゆるダマシン法によって配線基板を製造する際に、めっき金属を充填するヴィア用凹部及び配線パターン用溝を一括して形成できる。このため、微細で高密度な配線パターンが形成された配線基板を容易に形成でき、その製造コストの低コスト化も図ることができる。

## 【図面の簡単な説明】

#### 【図1】

本発明に係る配線基板の製造方法の一例を説明する工程図である。

#### 【図2】

図1に示す製造方法で得られた配線基板を用いた半導体パッケージの一例を示す部分断面図である。

#### 【図3】

図1に示す製造方法で得られた配線基板を用いて多層配線基板を製造する一例 を説明する工程図である。

#### 【図4】

図3に示す製造方法で得た多層配線基板の一例を示す部分断面図である。

#### 【図5】

図1に示す製造方法で得られた配線基板を用いて多層配線基板を製造する他の 例を説明する工程図である。

#### 【図6】

本発明に係る配線基板の製造方法の他の例を説明する工程図である。

### [図7]

図1に示す製造方法で得られた配線基板を用いて多層配線基板を製造する他の 例を説明する工程図である。

### 【図8】

本発明に係る配線基板の製造方法の他の例を説明する工程図である。

#### 【図9】

図8に示す製造方法で得られた配線基板を用いた半導体パッケージの一例を示す部分断面図である。

#### 【図10】

従来の配線基板の製造方法の一例を説明する工程図である。

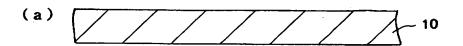
#### 【符号の説明】

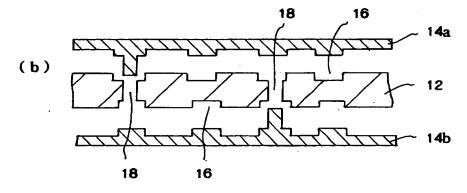
- 10 加工用樹脂板
- 12 樹脂板
- 14a, 14b, 50, 60a, 60b, 68, 80a, 80b 成形型
- 16 配線パターン用溝
- 18 ヴィア用貫通孔
- 20,52 金属膜
- 22.54 金属層
- 24,46 配線パターン
- 26, 44, 56 ヴィア
- 30 配線基板
- 32, 34 はんだボール
- 36 半導体素子
- 40 樹脂層
- 42 ヴィア用凹部
- 4 4 金属層
- 88 外部接続端子用の突出部
- 90 外部接続端子

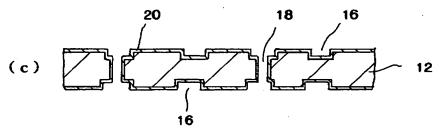
【書類名】

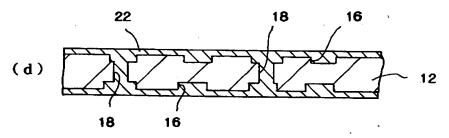
図面

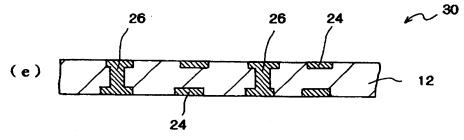
【図1】





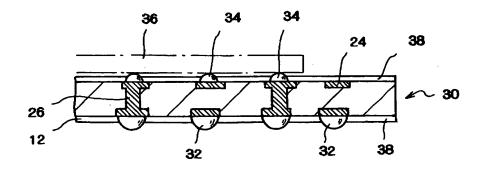




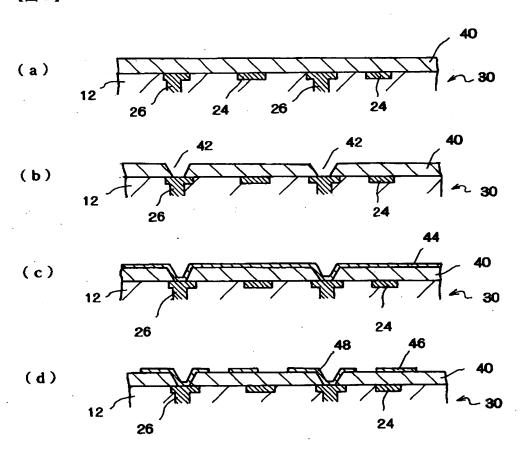


1

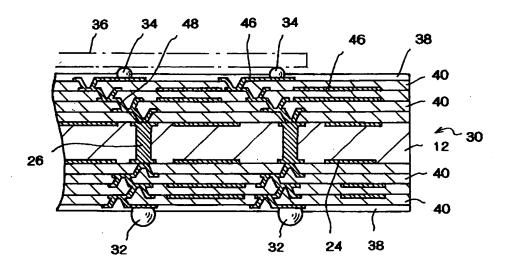
【図2】



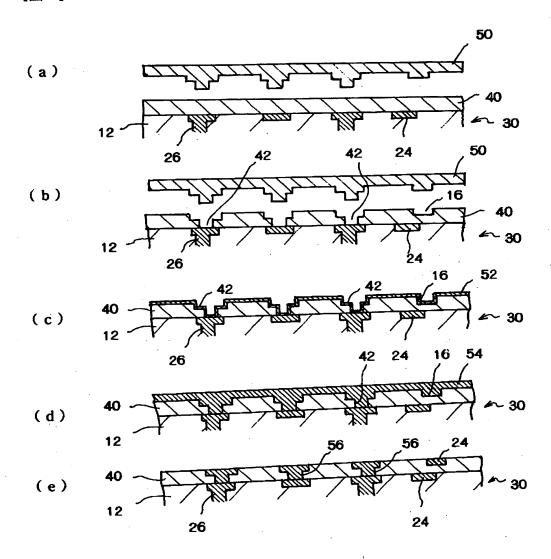
【図3】



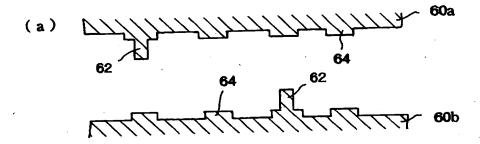
【図4】

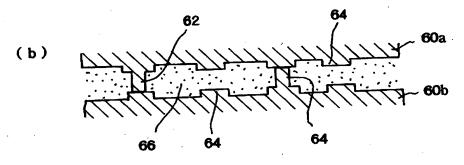


## 【図5】

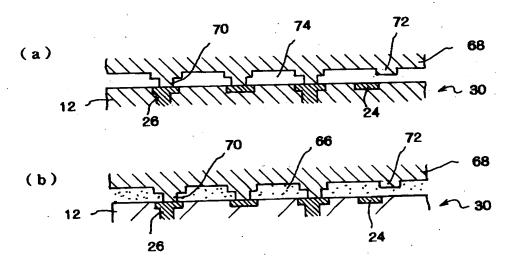


# 【図6】

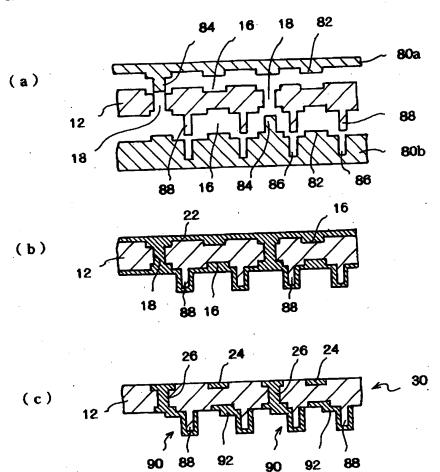




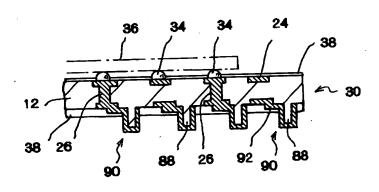
## [図7]



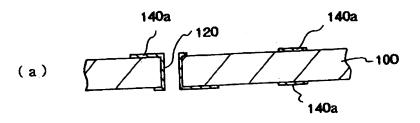
【図8】

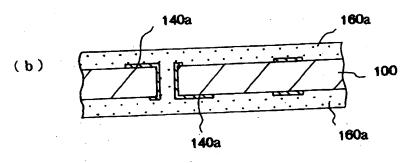


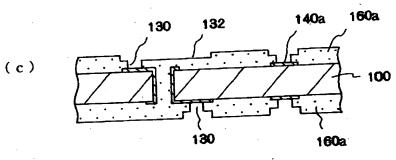
【図9】

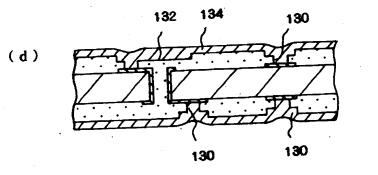


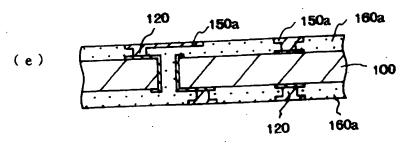
【図10】











【書類名】

要約書

【要約】

【課題】 めっき金属を充填するヴィア用凹部等を容易に形成でき、配線基板の 製造コストの低コスト化を図ることのできる配線基板の製造方法を提供する。

【解決手段】 樹脂を基材とする基板の一面側に形成された配線パターンが、前記基板を貫通するヴィアによって基板の他面側に形成された配線パターン又は端子用パッドに電気的に接続される配線基板を製造する際に、配線パターン用溝16及びヴィア用貫通孔18が形成された樹脂板12をプレス加工によって形成した後、配線パターン用溝16及びヴィア用貫通孔18の内壁面を含む樹脂板12の全面に金属膜20を形成し、金属膜20を給電層として電解めっきを施し、配線パターン用溝16及びヴィア用貫通孔18にめっき金属を充填して金属層22を形成した後、パターン用溝16及びヴィア用貫通孔18の内壁面を除く樹脂板12の表面に被着した金属層22を除去し、樹脂板12の表面と同一面にヴィア26及び配線パターン24の表面を露出することを特徴とする

【選択図】

図 1

### 出願人履歴情報

識別番号

[000190688]

1. 変更年月日

1990年 8月20日

[変更理由]

新規登録

住 所

長野県長野市大字栗田字舎利田711番地

氏 名

新光電気工業株式会社